

平成15年度 情報工学コース卒業研究報告要旨

高田・富山 研究室	氏 名	武知吾朗
卒業研究題目	マルチプロセッサ用RTOSの評価と最適化	

近年、組み込みシステムのアプリケーションの複雑・高機能化に伴い、組み込みシステムに対する性能要求が高まっている。汎用システムでは、性能向上の手段としてマルチプロセッサ化が行われることが多い。組み込みシステムでも、マルチプロセッサシステムが採用される事例が増えている。組み込みシステムで使われるマルチプロセッサシステムは、異なる種類のプロセッサを共存させる機能分散型マルチプロセッサシステムが一般的である。しかしながら、現時点では、マルチプロセッサに対応する組み込みシステムの開発環境はほとんどない。そのため、マルチプロセッサシステムの開発環境の整備が求められている。

これまで、当研究室ではマルチプロセッサに対応したリアルタイムOS(RTOS)の研究を進めてきた。近年の成果としては、ITRON仕様を拡張したマルチプロセッサ対応RTOSであるJSP/MPを開発した。このカーネルは、シングルプロセッサに対応したITRON仕様のRTOSであるTOPPERS/JSPカーネルをベースにしている。このJSP/MPは動作することを確認したが、性能評価はまだ行っていない。

シングルプロセッサと比較すると、マルチプロセッサシステムではプロセッサのIDを識別する必要がある。また、プロセッサ間の競合を管理する排他制御を必要とする。そういった、マルチプロセッサに対応することで増えた処理のオーバーヘッドを評価することが、リアルタイム性からみたRTOSの実用性を計るために必要である。

本研究では、JSP/MPの性能評価を目的とし、最適化についても検討する。機能分散型マルチプロセッサシステムでは、DSPの様に用途を特化したプロセッサを用いる例も多い。殆どの時間をただ一種類の処理に費やすようなプロセッサでは、扱うタスクをその一種に限定してもCPU資源の無駄は生じ難い。そうした状況を想定して、プロセッサをシングルタスクで動作させた場合の最適化を考えた。

性能評価では、各種オーバーヘッドを調べるために、シングルプロセッサとマルチプロセッサでのディスパッチ実行時間の変化を調べた。JSP/MPでは分散メモリ型システムを想定しているため、他プロセッサのローカルメモリにアクセスする際にプロセッサ間通信の時間がかかる。そこで、マルチプロセッサの中でも、自プロセッサのタスクを操作する場合と、他プロセッサのタスクを操作する場合の差異について調べた。

最適化では、割込み処理を改変した。シングルタスクで動作するプロセッサは、ディスパッチに対応するレジスタの保存を行う必要がない。そしてタイマ割り込みによるオーバーヘッドを20%削減した。